

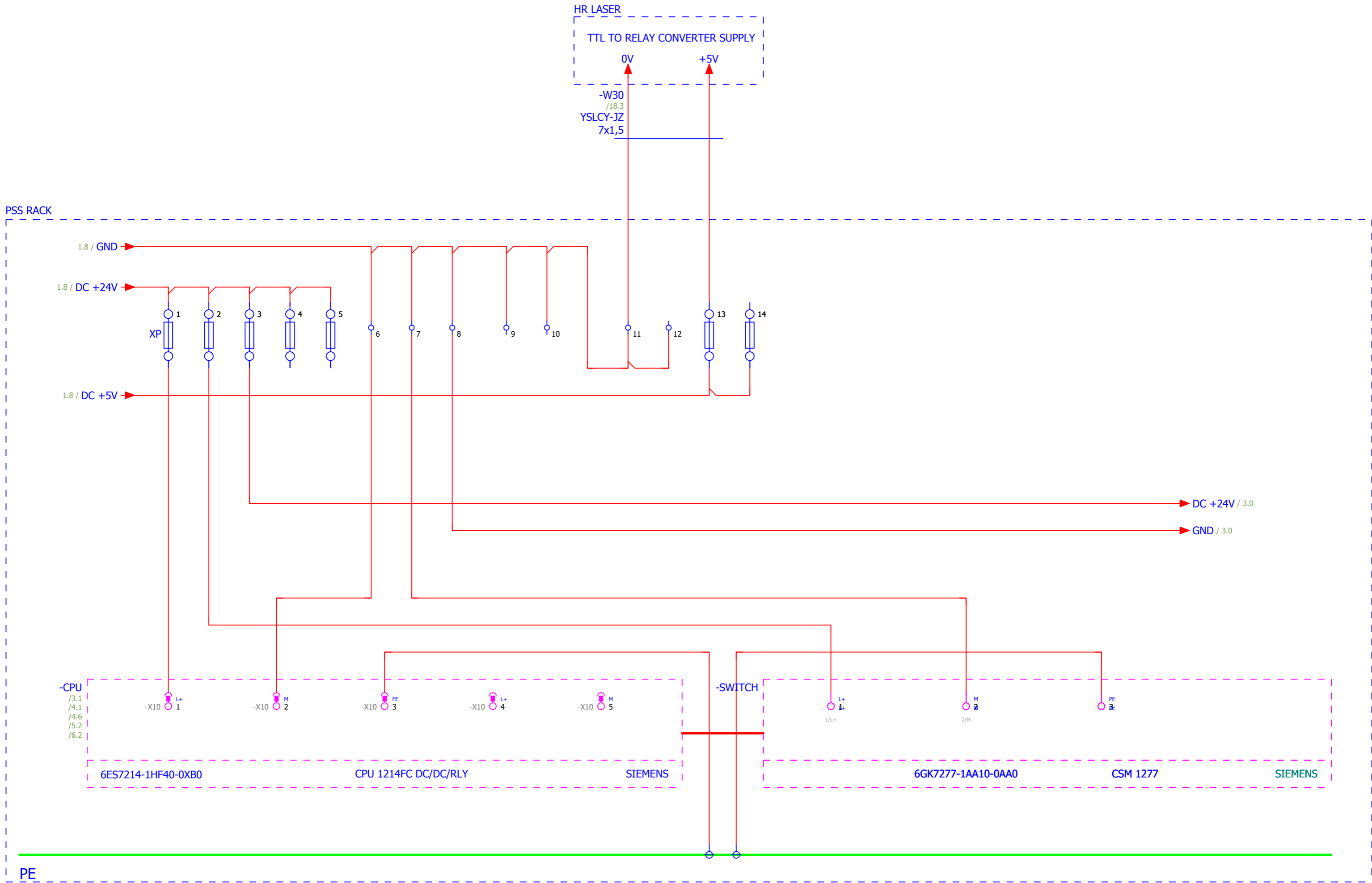
Dátum	2017.10.18.
Szerk...	Standard
Lenyomva	
Módosítás	Dátum
Név	
eredetileg	

PSS HR	
Kiegészítette	Pótolta

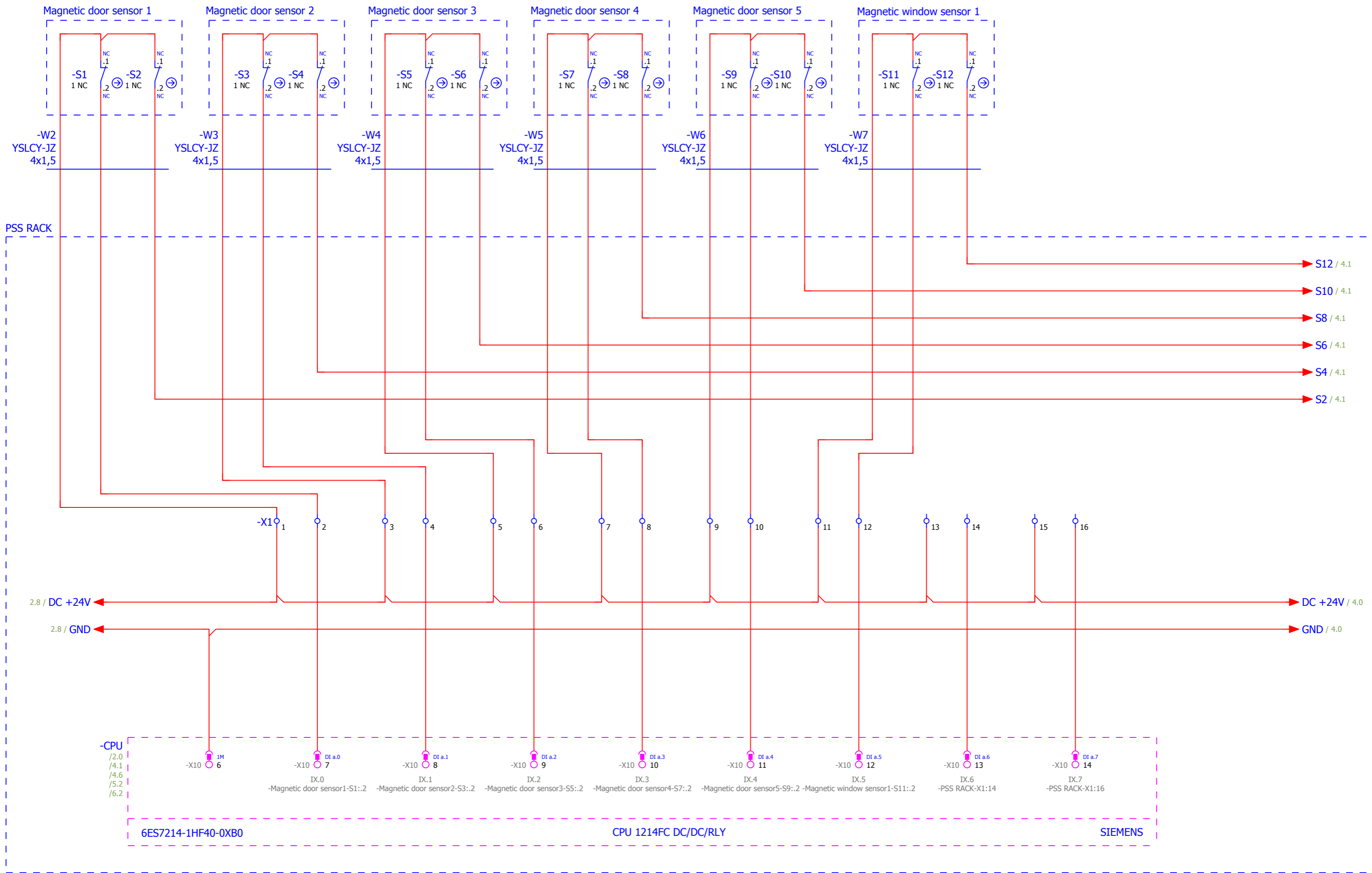


DC POWER SUPPLY

=	
+	
ELI_EE_2017	Lap 1
	Tervlap 1 / 19

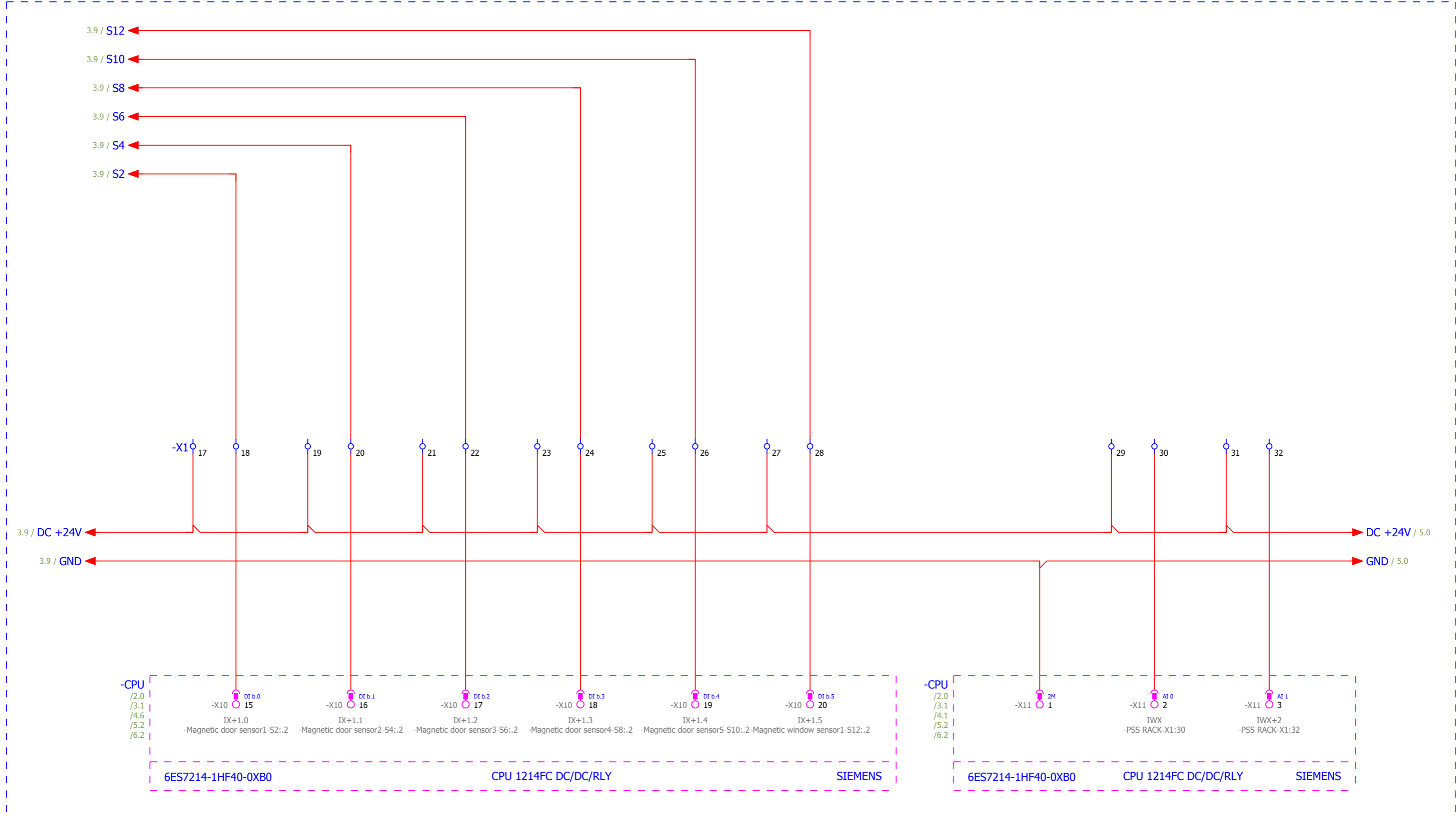


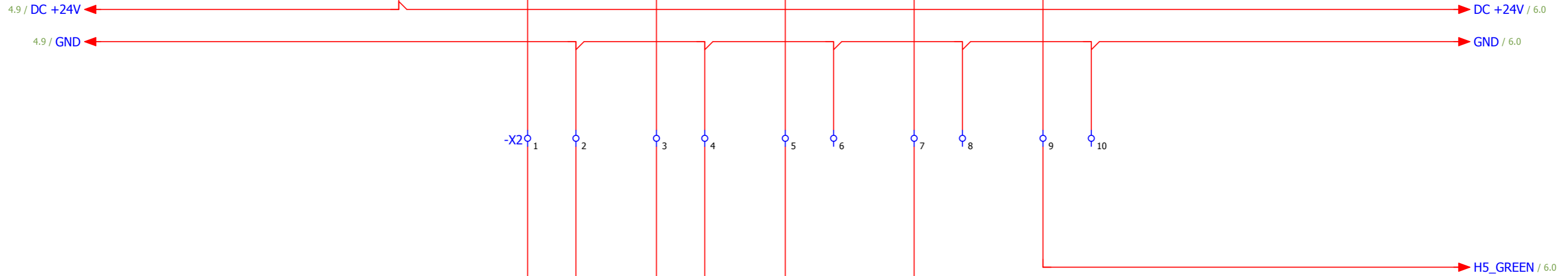
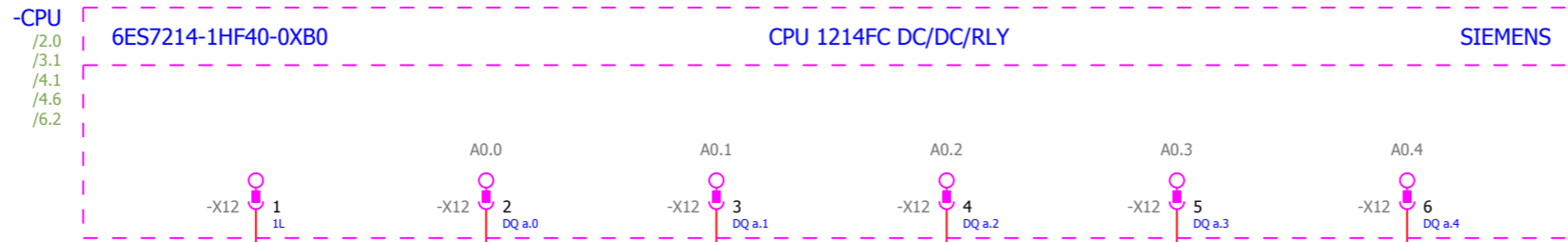
1			3		
Dátum	2017.10.18.	PSS HR			
Szerk..	Standard				
Lenyomva					
Módosítás	Dátum	Név	Kiegészítette	Pótolta	
			DC POWER SUPPLY		
			=		
			+		
			ELI_EE_2017		
			Lap 2		
			Tervlap 2 / 19		



			Dátum	2017.10.18.	PSS HR			CPU INPUTS (a)		=				
			Szerk..	Standard								+		
			Lenyomva											Lap
Módosítás	Dátum	Név	eredetileg	Kiegészítette	Pótolta					ELI_EE_2017		Tervlap	3 / 19	

PSS RACK

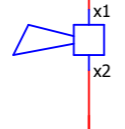




-W24
YSLCY-JZ
4x1,5

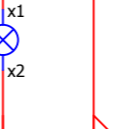
-W25
YSLCY-JZ
7x1,5

-H1



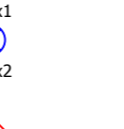
-H2

GREEN



-H3

YELLOW



-H4

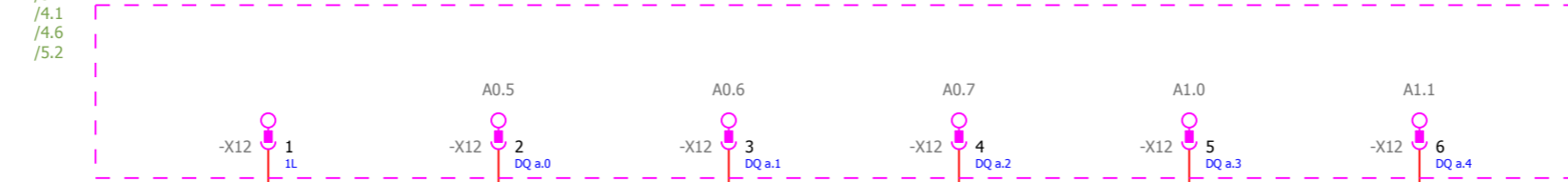
RED



Visual sign 1

			Dátum	2017.10.18.	PSS HR		CPU OUTPUTS (a)			=	
			Szerk..	Standard						+	
			Lenyomva								
Módosítás	Dátum	Név	eredetileg		Kiegészítette	Pótolta		ELI_EE_2017	Lap	5	
								Tervlap	5 / 19		

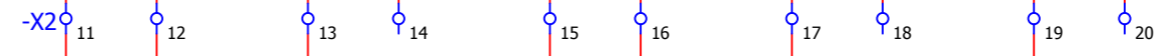
-CPU 6ES7214-1HF40-0XB0 CPU 1214FC DC/DC/RLY SIEMENS



5.8 / DC +24V ← → DC +24V / 7.0

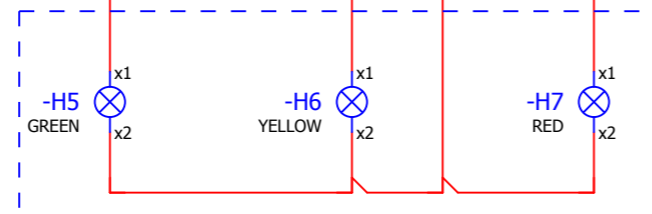
5.8 / GND ← → GND / 7.0

5.8 / H5_GREEN ←

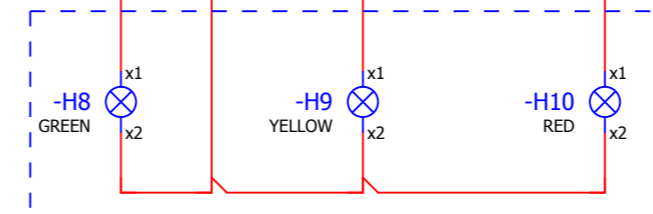


-W26
YSLCY-JZ
7x1,5

-W27
YSLCY-JZ
7x1,5



Visual sign 2



Visual sign 3

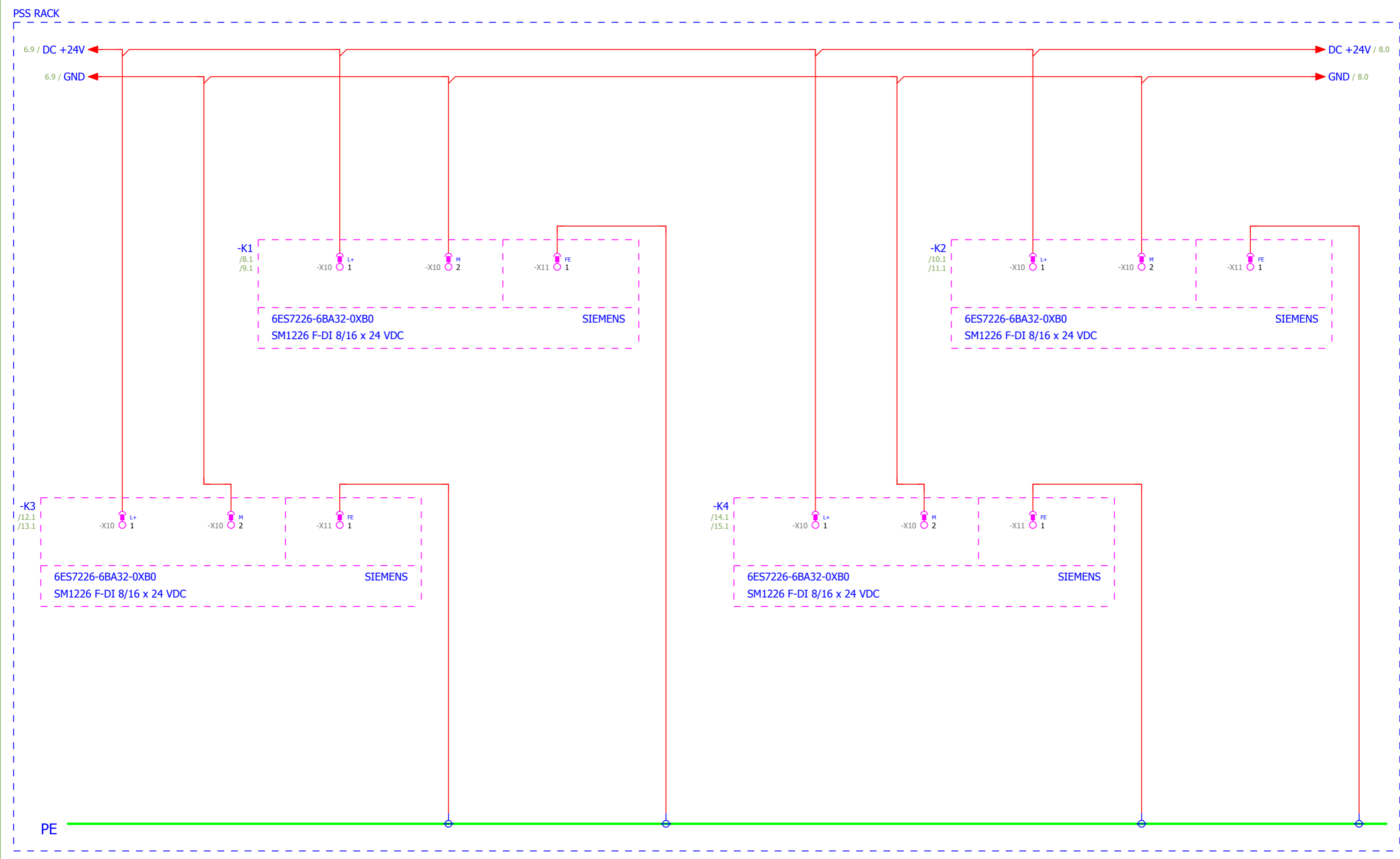
Dátum	2017.10.18.
Szerk..	Standard
Lenyomva	
Módosítás	Dátum
Név	eredetileg

PSS HR	
Kiegészítette	Pótolta



CPU OUTPUTS (b)

=	
+	
ELI_EE_2017	Lap 6
	Tervlap 6 / 19



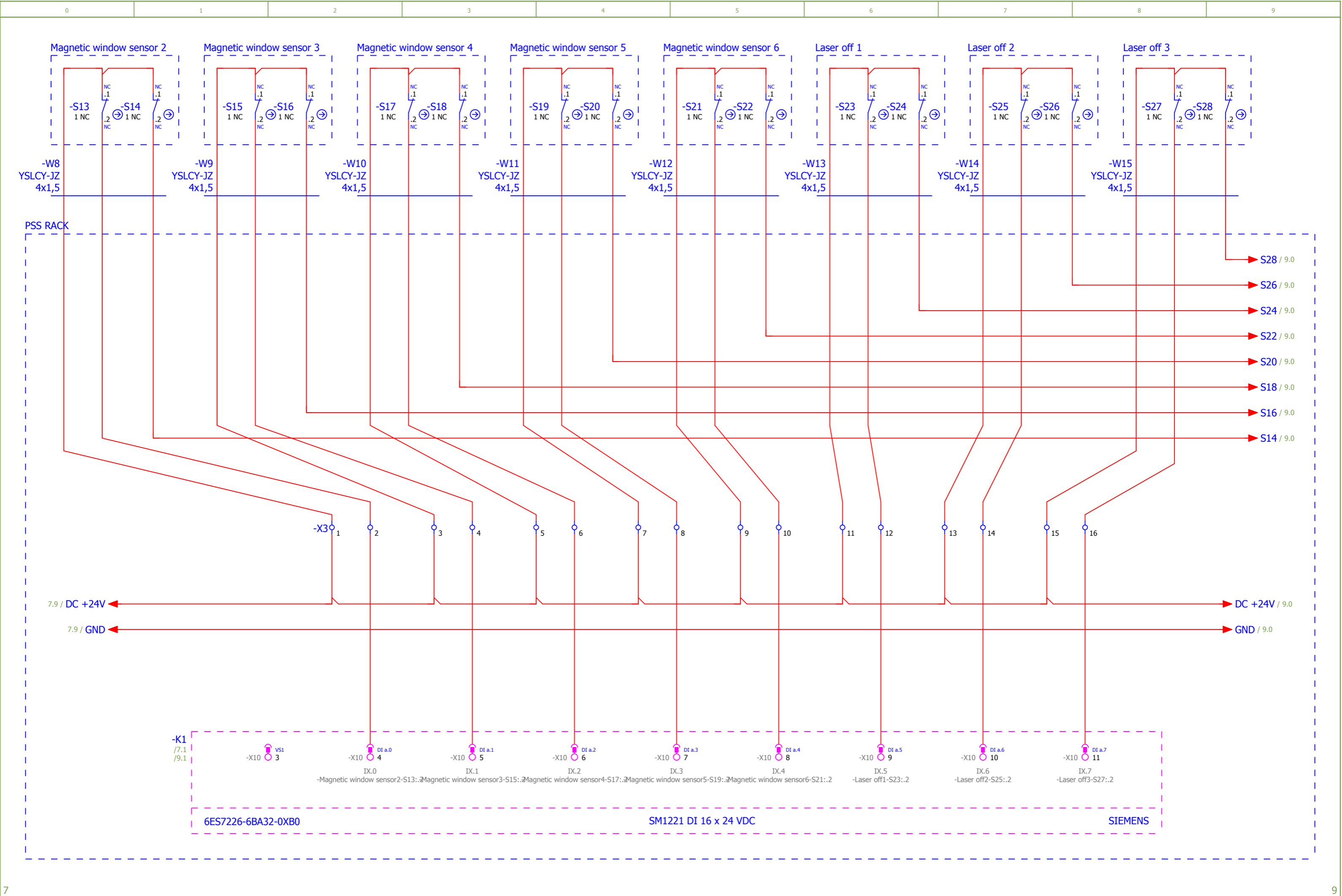
Dátum	2017.10.18.
Szerk...	Standard
Lenyomva	
Módosítás	Dátum
Név	
eredetileg	

PSS HR	
Kiegészítette	Pótolta

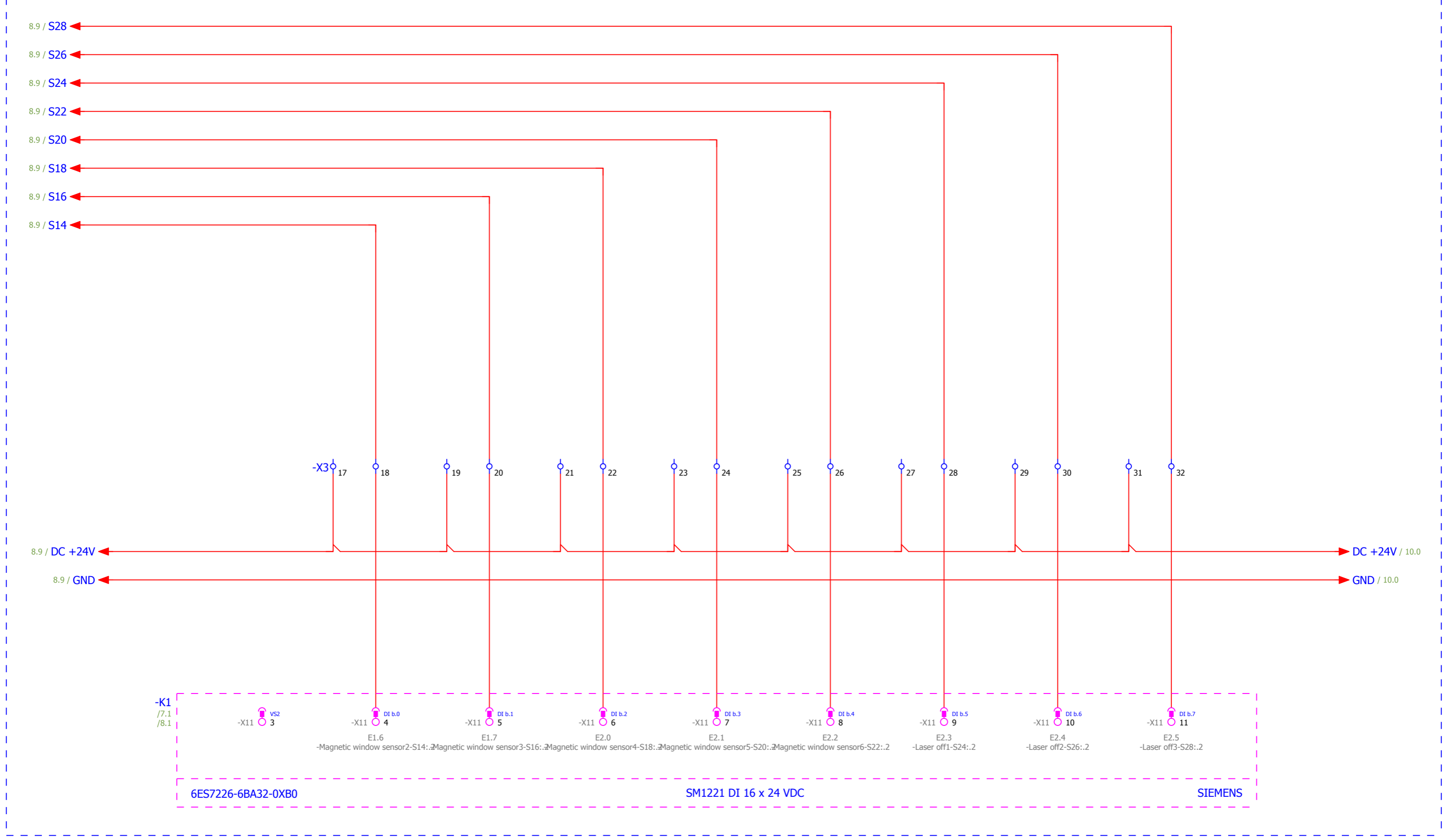


SUPPLY OF INPUT MODULES

=	
+	
ELI_EE_2017	Lap 7
	Tervlap 7 / 19



PSS RACK



-K1
/7.1
/8.1

-X11 VS2 3

-X11 DI b.0 4

-X11 DI b.1 5

-X11 DI b.2 6

-X11 DI b.3 7

-X11 DI b.4 8

-X11 DI b.5 9

-X11 DI b.6 10

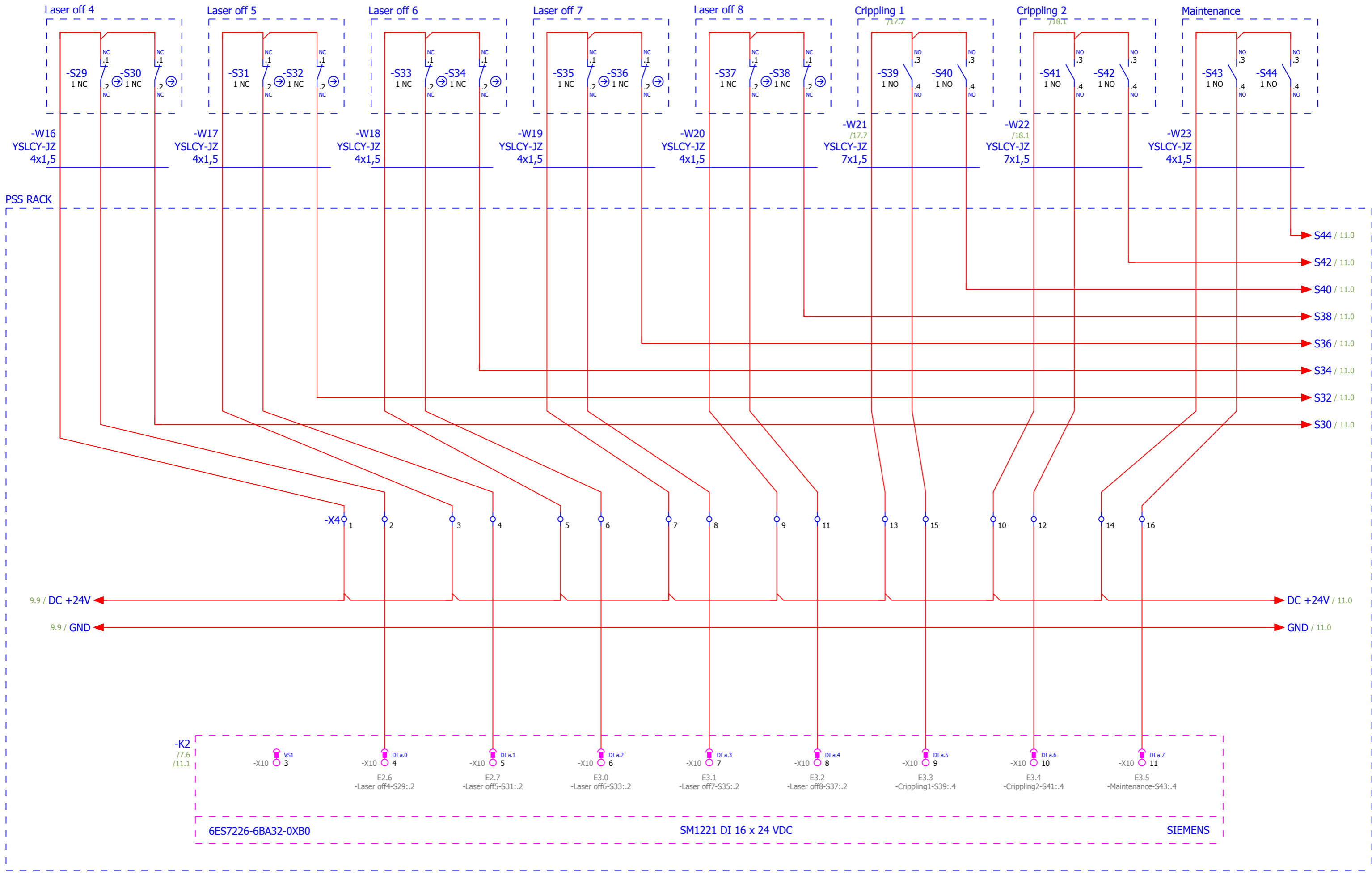
-X11 DI b.7 11

6ES7226-6BA32-0XB0

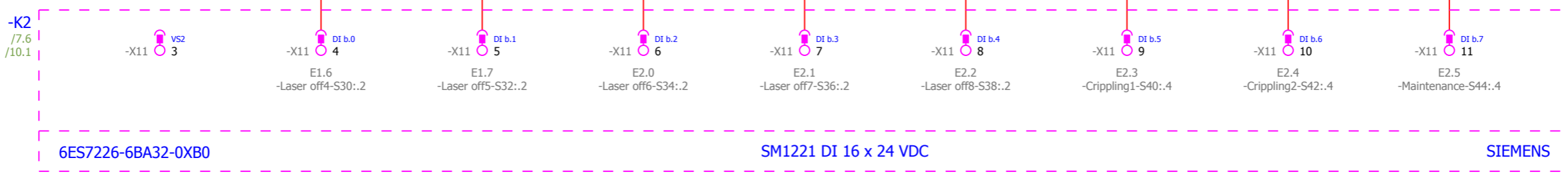
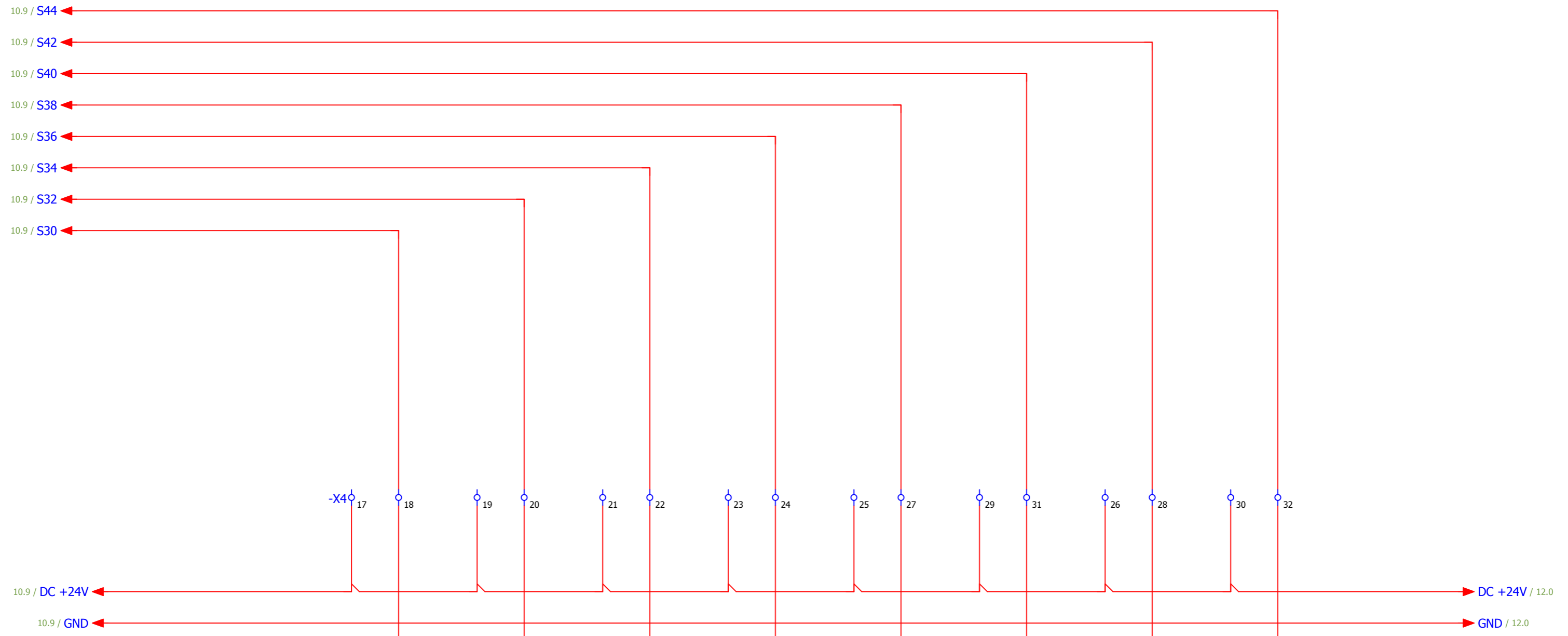
SM1221 DI 16 x 24 VDC

SIEMENS

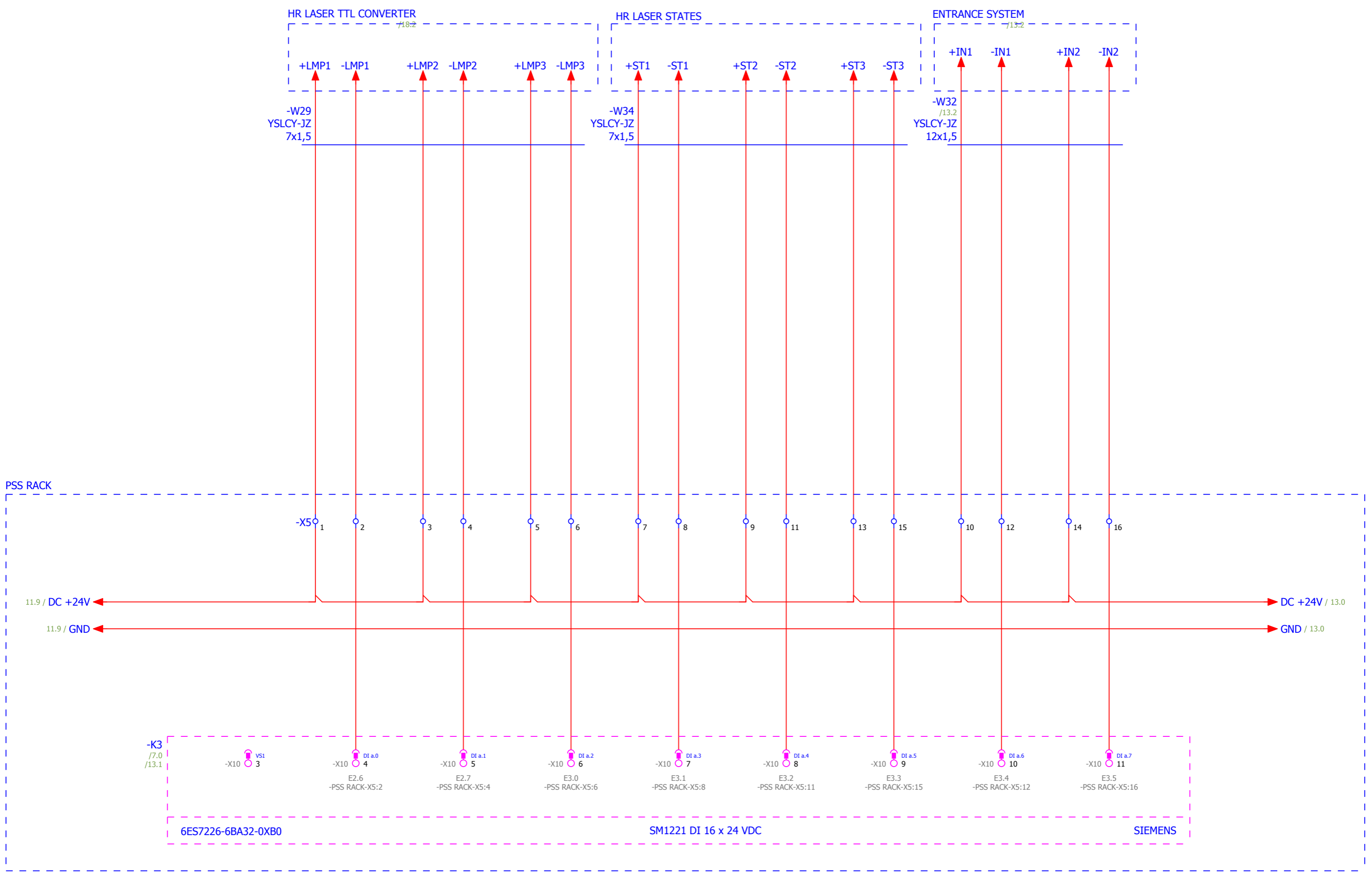
			Dátum	2017.10.18.	PSS HR			INPUT MODULE (1.b)		=			
			Szerk..	Standard						+			
			Lenyomva	eredetileg									
Módosítás	Dátum	Név	Kiegészítette	Pótolta					ELI_EE_2017		Lap 9		
										Tervlap 9 / 19			

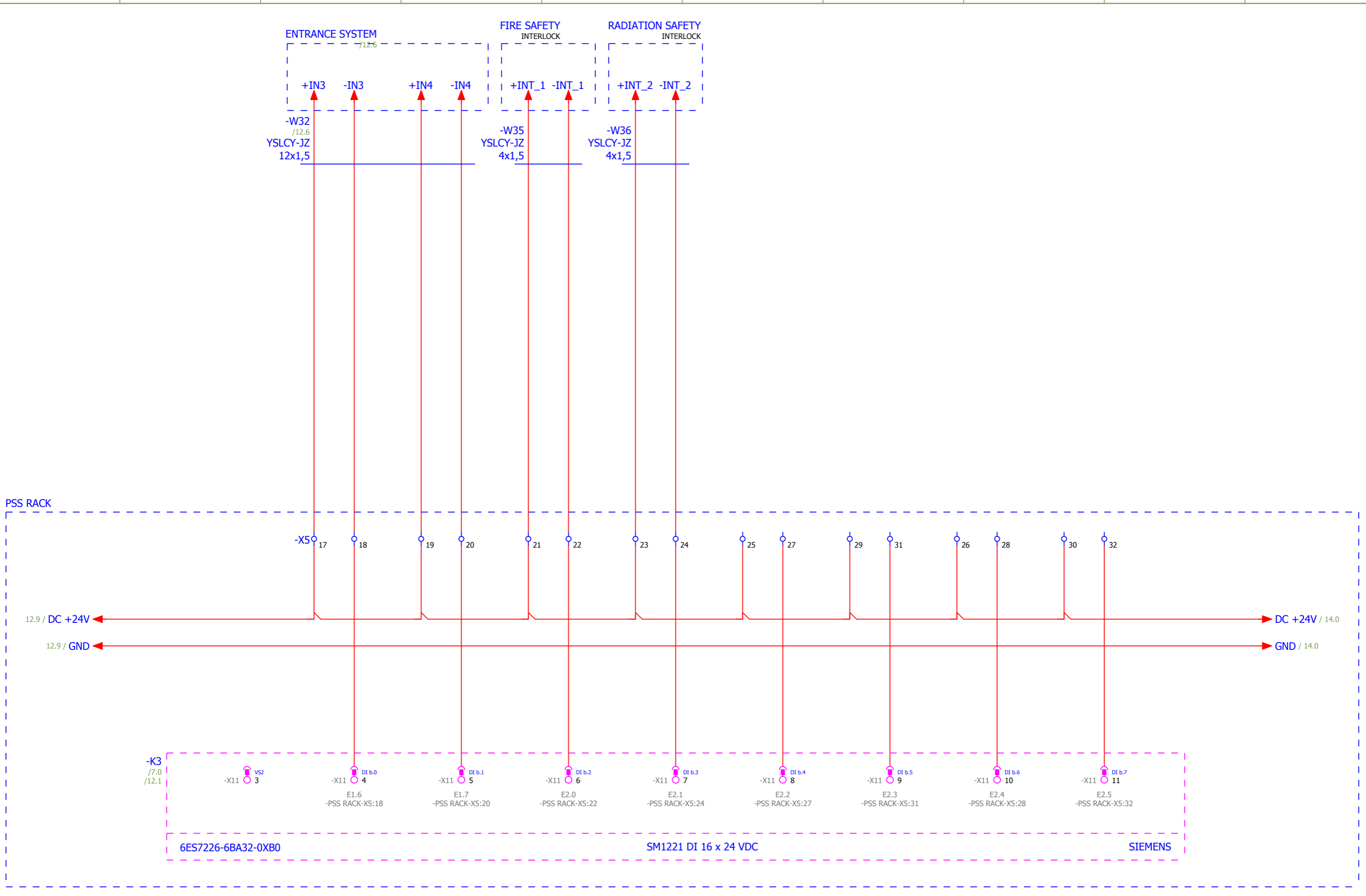


PSS RACK



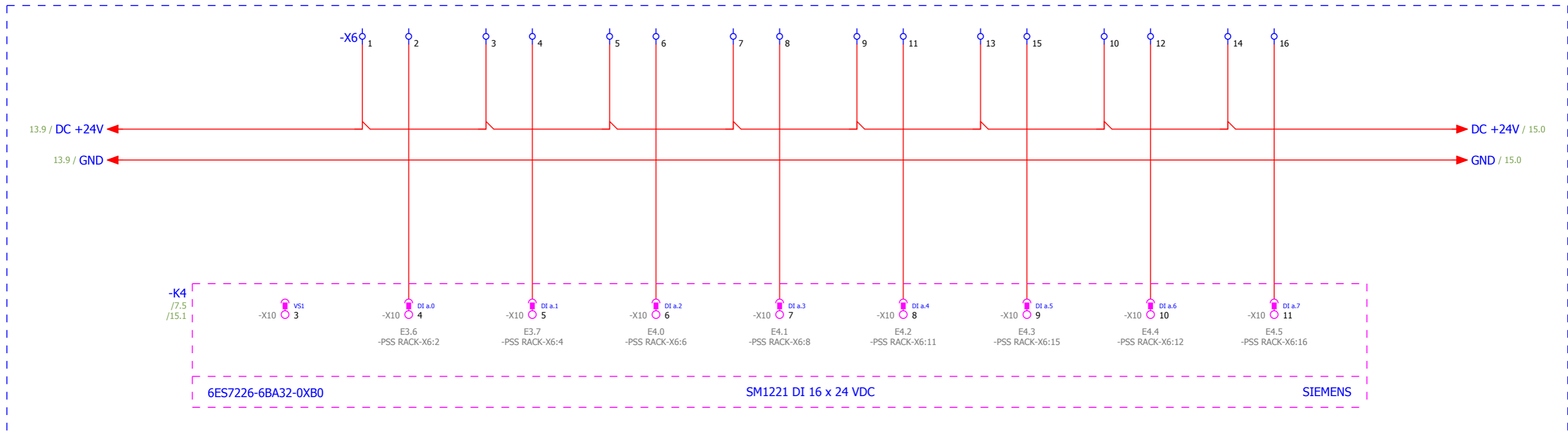
			Dátum	2017.10.18.	PSS HR			INPUT MODULE (2.b)					
			Szerk..	Standard									
			Lenyomva	eredetileg									
Módosítás	Dátum	Név	eredetileg	Kiegészítette	Pótolta					=			
										+ ELI_EE_2017			
										Lap 11 / 19			
										Tervlap 11 / 19			





			Dátum	2017.10.18.	PSS HR		INPUT MODULE (3.b)		=	
			Szerk..	Standard					+	
			Lenyomva							
Módosítás	Dátum	Név	eredetileg	Kiegészítette	Pótolta				ELI_EE_2017	Lap 13
										Tervlap 13 / 19

PSS RACK



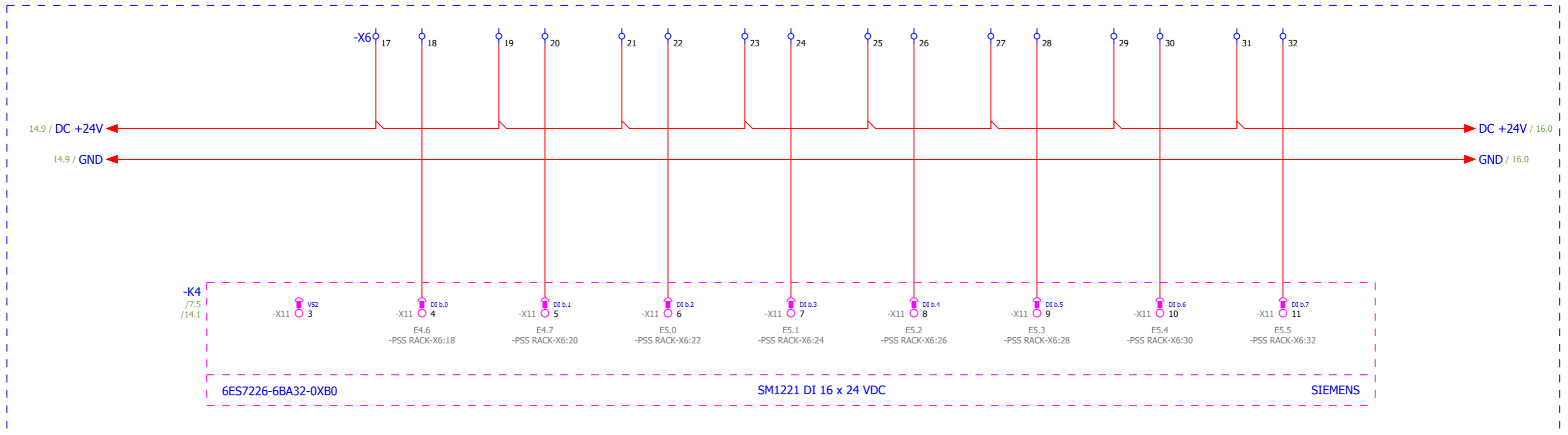
Dátum	2017.10.18.	PSS HR			
Szerk..	Standard				
Lenyomva					
Módosítás	Dátum	Név	eredetileg	Kiegészítette	Pótolta



INPUT MODULE (4.a)

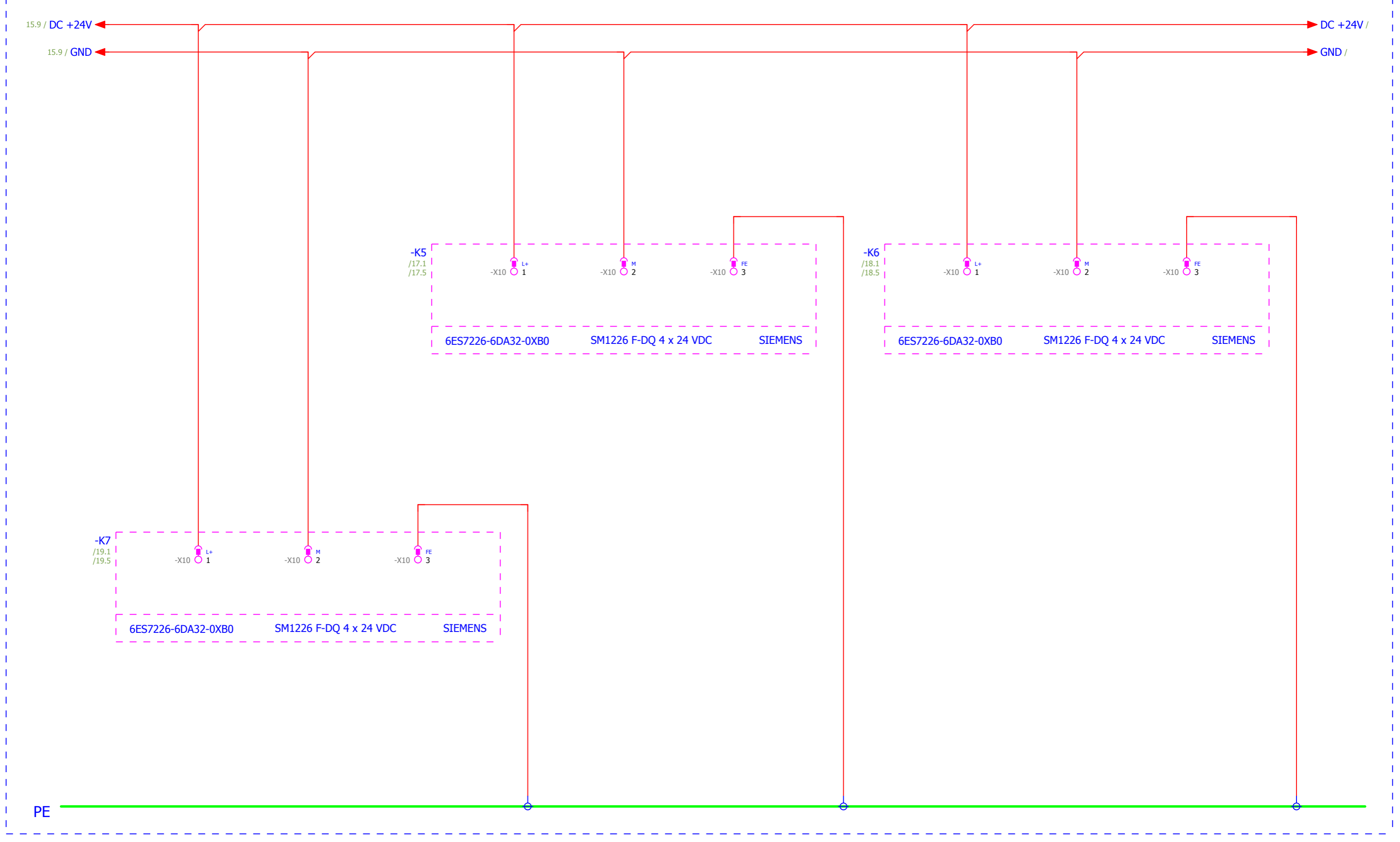
=	
+	
ELI_EE_2017	Lap 14
	Tervlap 14 / 19

PSS RACK



			Dátum	2017.10.18.	PSS HR			INPUT MODULE (4.b)					
			Szerk..	Standard									
			Lenyomva	eredetileg									
Módosítás	Dátum	Név	eredetileg	Kiegészítette	Pótolta					=			
										+			
										ELI_EE_2017			
										Lap 15			
										Tervlap 15 / 19			

PSS RACK

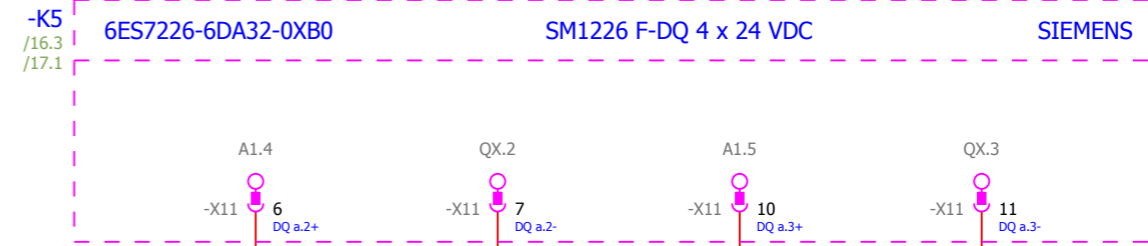
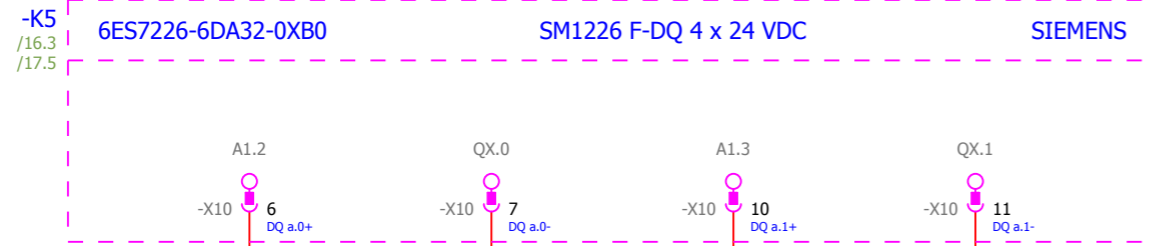


Dátum	2017.10.18.	PSS HR	
Szerk...	Standard		
Lenyomva			
Módosítás	Dátum	Név	eredetileg
			Kiegészítette
			Pótolta



SUPPLY OF OUTPUT MODULES

=		
+		
	ELI_EE_2017	Lap 16
		Tervlap 16 / 19



-W28
YSLCY-JZ
7x1,5

-H11
GREEN
x1
x2

Visual sign 4

-H12
YELLOW
x1
x2

-H13
RED
x1
x2

-W21
/10.6
YSLCY-JZ
7x1,5

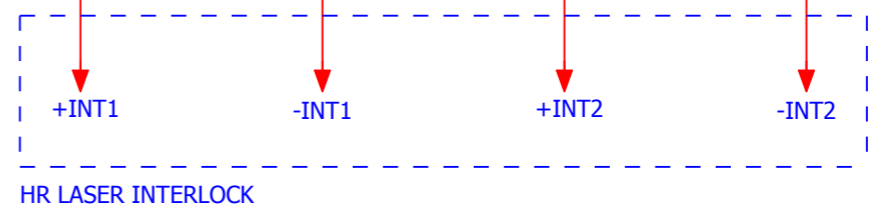
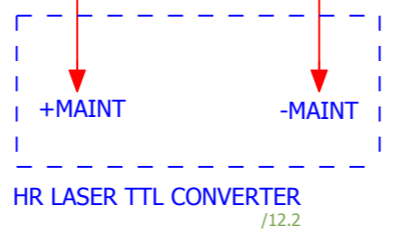
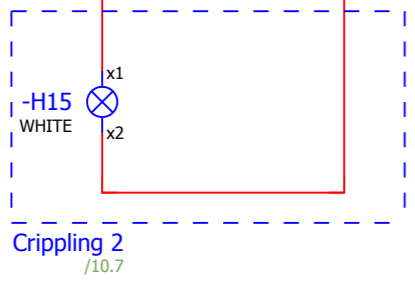
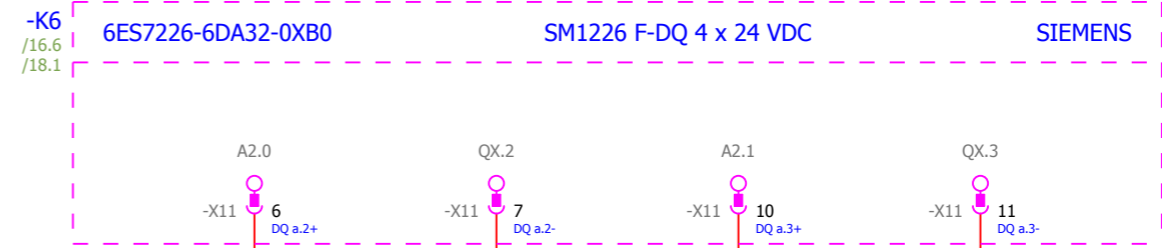
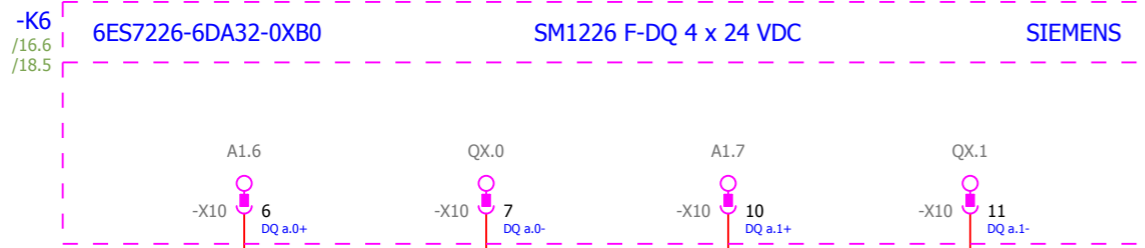
-H14
WHITE
x1
x2

Crippling 1
/10.6

Dátum	2017.10.18.	PSS HR			
Szerk..	Standard				
Lenyomva					
Módosítás	Dátum	Név	eredetileg	Kiegészítette	Pótolta



OUTPUT MODULE (1)



Dátum	2017.10.18.	PSS HR			
Szerk..	Standard				
Lenyomva					
Módosítás	Dátum	Név	eredetileg	Kiegészítette	Pótolta



OUTPUT MODULE (2)

=	
+	
ELI_EE_2017	Lap 18 / 19
	Tervlap 18 / 19

